

Informationen zum Parallel-Port eines PC's

Pin-Zuordnung der parallelen Schnittstelle (SubD 25 / Centronics):

SubD-Pin	Centr.-Pin	Bezeichnung	Richtung	Beschreibung
1	1	/STR	PC → PRN	Daten werden bei Low-High Übergang gelesen
2	2	D1	PC → PRN	Datenleitung Bit 0
3	3	D2	PC → PRN	Datenleitung Bit 1
4	4	D3	PC → PRN	Datenleitung Bit 2
5	5	D4	PC → PRN	Datenleitung Bit 3
6	6	D5	PC → PRN	Datenleitung Bit 4
7	7	D6	PC → PRN	Datenleitung Bit 5
8	8	D7	PC → PRN	Datenleitung Bit 6
9	9	D8	PC → PRN	Datenleitung Bit 7
10	10	/ACK	PRN → PC	Low-Pegel bestätigt Empfang der Daten
11	11	BSY	PRN → PC	High-Pegel signalisiert: nicht bereit zum Empfang
12	12	PE	PRN → PC	High-Pegel signalisiert: Papiervorrat ist erschöpft
13	13	SEL	PRN → PC	High-Pegel signalisiert: Drucker ist Online geschaltet
14	14	/AUTOFEED	PC → PRN	Low-Pegel aktiviert automatischen Seitenvorschub
15	32	/ERR	PRN → PC	Low-Pegel zeigt allgemeine Fehlerbedingung an
16	31	/INIT	PC → PRN	Low-Pegel aktiviert die Drucker-Initialisierung
17	13	/SLCT	PC → PRN	High-Pegel aktiviert Codeunterstützung für DC1/DC3
18 - 25	16, 19 - 30	GND	- - -	Masseleitung (Ground)

Registeradressen für LPT1 / LPT2:

LPT1	LPT2	Input/Output	Funktion
0378	0278	Write	Setzt die Datenleitungen D1 .. D8 auf den entsprechenden Wert
0378	0278	Read (*)	OR-Verknüpfung der zuletzt geschriebenen Daten mit den an den entsprechenden Leitungen von außen angelegten Daten
0379	0279	Read	Liefert den Status der vom Drucker anzusteuernenden Signale
037A	027A	Write	Setzen der vom PC anzusteuernenden Signale
037A	027A	Read (*)	OR-Verknüpfung der zuletzt geschriebenen Daten mit den an den entsprechenden Leitungen von außen angelegten Daten

(*) Dieser Zustand ist für Drucker normalerweise unzulässig. Für bestimmte bidirektionale Übertragungsgeräte wird dieser Modus jedoch benutzt.

Bit-Zuordnung der Registeradressen:

Bit	Funktion bei Read/Write von/auf Port-Adresse					
	0378 (0278) R/W	Pin	0379 (0279) R	Pin	037A (027A) R/W	Pin
0	Datenbit 0	2	-	-	/STR	1 (*)
1	Datenbit 1	3	-	-	/AUTOFEED	14 (*)
2	Datenbit 2	4	-	-	/INIT	16
3	Datenbit 3	5	/ERR	15	7SLCT	17 (*)
4	Datenbit 4	6	SEL	13	0: IRQ-disable, 1: IRQ-enable	
5	Datenbit 5	7	PE	12	-	
6	Datenbit 6	8	/ACK	10	-	
7	Datenbit 7	9	BSY	11	-	

(*) Das Signal des Pins wird invertiert im entsprechenden Bit abgelegt

Signalpegel: TTL-Pegel, entsprechend Low = 0 - 0,8 V, High = 3,6 - 5,0 V

Strombelastbarkeit: Steuerleitungen max. 2,5 mA, Datenleitungen max. 32 mA gegen Ground